

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 63-100898

(43)Date of publication of application : 02.05.1988

(51)Int.Cl.

H04N 13/00
G02B 27/22
G03B 35/00

(21)Application number : 61-245288

(71)Applicant : HITACHI LTD
HITACHI VIDEO ENG CO LTD

(22)Date of filing : 17.10.1986

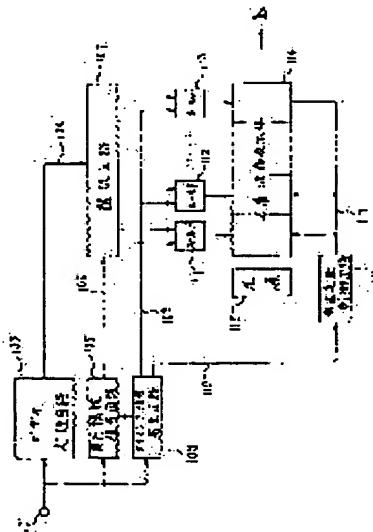
(72)Inventor : SAKAMOTO TOSHIYUKI
NAKAGAKI NOBUFUMI
MURATA TOSHINORI
NAKAGAWA HIMIO
SUZUKI SUNAO
KIMURA YUICHIRO

(54) STEREOSCOPIC TELEVISION SET

(57)Abstract:

PURPOSE: To avoid flickering of a stereoscopic picture and to facilitate the compatibility with a present television receiver by inputting a liquid crystal display body, a picture signal and a depth information signal, selecting any of liquid crystal display panels sequentially and providing a selection circuit supplying a picture signal.

CONSTITUTION: A depth information decoding circuit 105 extracts a depth information signal multiplexed on a television signal, applies demodulation/decoding processing to obtain a k-bit digital data. The digital data 106 is supplied as a control signal of a selection circuit 107, then the circuit 107 supplies the 3 primary color signal 104 outputted from a video processing circuit 103 to one of hold circuits 111~113 provided one to one to each layer of a liquid crystal display body 114 and a voltage making the liquid crystal display body 114 transparent is supplied to the other hold circuits.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

6/7

⑨ 日本国特許庁 (JP) ⑩ 特許出願公開
 ⑪ 公開特許公報 (A) 昭63-100898

⑥Int.CI.
 H 04 N 13/00 識別記号 厅内整理番号
 G 02 B 27/22 6668-5C
 G 03 B 35/00 8106-2H
 Z-6715-2H 審査請求 未請求 発明の数 1 (全8頁)

⑩発明の名称 立体テレビジョン装置

⑪特願 昭61-245288
 ⑫出願 昭61(1986)10月17日

⑬発明者 坂本 敏幸 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所家電研究所内
 ⑭発明者 中垣 宣文 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所家電研究所内
 ⑮発明者 村田 敏則 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所家電研究所内
 ⑯出願人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地
 ⑯出願人 日立ビデオエンジニアリング株式会社 神奈川県横浜市戸塚区吉田町292番地
 ⑰代理人 弁理士 小川 勝男 外1名
 最終頁に続く

FP03-0368-0005
 -AR

06.5.10

JP

明細書

1. 発明の名称

立体テレビジョン装置

2. 特許請求の範囲

1. 被写体を撮像して得られる1枚の画像を、該被写体の奥行きに沿する情報により近景部分、遠景部分という具合にその奥行き距離に応じて分解し、そのそれを、互いに或る距離を隔てて重ねられた複数の表示面のうち、前記奥行き距離と対応する表示面に各々表示し、それら表示面を重なりのまま見ることにより前記画像の立体画像を得るようにした立体テレビジョン装置において、

横層された複数の液晶表示パネルを前記複数の表示面として有する液晶表示体と、前記画像を映し出すための画像信号と、前記奥行きに沿する情報を有する奥行情報信号とを入力し、該奥行情報信号により前記液晶表示体の液晶表示パネルのいずれか一つを逐次選択して前記画像信号を供給することにより、前記奥行き距離に

応じた表示面での表示を行わせる選択回路と、を有することを特徴とする立体テレビジョン装置。

3. 発明の詳細な説明

〔産業上の利用分野〕

本発明は、テレビジョン装置に係り、立体画像を再生するのに好適な立体テレビジョン装置に関する。

〔従来の技術〕

立体画像を表示する装置の一例として、例えば特開昭58-184928号公報に記載のように、一画面に右眼用画像と左眼用画像を切替えて交互に表示し、一方、左右の眼の前にはこの切替速度に同期して開閉する遮光体からなる眼鏡を設け、各眼は対応する各画像を時分割に眺めるようにして、立体画像を表示するものが知られている。

〔発明が解決しようとする問題点〕

上記従来技術では、伝送する信号として現行のテレビジョン信号を用いることができることから、現行の伝送路、受信機がそのまま使えるという利

点がある。しかし、この従来技術では、映出される画像が時間的に交互に現われる所以、立体画像としてはちらつきを生じるという問題があり、また、前記眼鏡を使わないで通常の受像機を見る人にとっては、内容がわかりにくいという問題があった。

本発明の目的は、上述のような従来技術の問題点をなくし、得られる立体画像にはちらつきがなく、しかも、現行のテレビジョン受像機との共用化が比較的容易に実現できる立体テレビジョン装置を提供することにある。

〔問題点を解決するための手段〕

上記した目的を達成するために、本発明では、複数の液晶表示パネルを横層して成る液晶表示体と、被写体を撮像して得られる画像信号と該被写体の実行きに関する情報を有する実行情報信号とを入力し、該実行情報信号により前記液晶表示体の液晶表示パネルのいずれか一つを逐次選択して前記画像信号を供給する選択回路と、を有するようにしたものである。

入力端子 101 から入力するテレビジョン信号は、ビデオ信号処理回路 103、実行情報復号回路 105、タイミング信号 108 へそれぞれ供給される。ビデオ信号処理回路 103 では、従来のテレビジョン受像機と同様な処理が行なわれ、前記テレビジョン信号から輝度信号と色信号を分離し、R(赤)、G(緑)、B(青)の 3 原色信号への変換を行うと共に、液晶の駆動条件に合わせた処理が施される。そして、得られた 3 原色信号 104 は、選択回路 107 の入力へ供給される。

一方、実行情報復号回路 105 は、前記テレビジョン信号に多重されている実行情報信号を抜き取り、復調、復号処理を行なって 3 ビットのデジタルデータを得るものである。このデジタルデータ 106 は、前記選択回路 107 の制御信号として供給され、このデジタルデータにより選択回路 107 は、前記ビデオ処理回路 103 から出力された 3 原色信号 104 を、液晶表示体 114 の各層と一对一の関係で設けた、アナログシフトレジスタ、液晶駆動用のドライバ等から構成されるホールド回

〔作用〕

前記実行情報信号により、前記選択回路は表示する画像が遠景の場合には前記液晶表示体の深層部分を選択し、近景の場合には浅層部分を選択し、画像信号を供給する。よって、距離に応じて像を表示する位置を変えることができ、所望の立体画像を表示することができる。

また、実行情報信号は例えば帰寝期間中などに多重し、画像信号と同一時刻に伝送するので、立体画像がちらついたり、通常の受像機に妨害を与えることがない。

〔実施例〕

以下、本発明の一実施例を第 1 図により説明する。

第 1 図において、101 は入力端子、105 はビデオ信号処理回路、105 は実行情報復号回路、107 は選択回路、108 はタイミング信号発生回路、111、112、113 はホールド回路、114 は 7 層構造の透過形液晶表示体、115 は光源、116 は垂直走査制御回路である。

路 111、112、113 のいずれか 1 つに供給する共に、その他のホールド回路には前記液晶表示体 114 を透過状態にする電圧を供給するように、制御される。

ここで、液晶表示体 114 は、水平、垂直方向に $m \times n$ (m, n は整数) 個の画素をマトリクス配置した透過形液晶表示パネルを l (l は整数) 層に積層したものである。

また、ホールド回路は、例えば、水平走査速度に同期した各々位相が 120° 異なる 3 相のクロックで、入力する R、G、B 3 原色信号を各々逐次サンプル・ホールドし、アナログシフトレジスタによって 1 水平走査周期毎に直並列変換し、保持する。そして、各ホールド回路において保持された信号は、垂直走査制御回路 116 から出力する水平走査周期の駆動パルス 117 のタイミングで、前記液晶表示体 114 の対応する層に各々一度に転送される。

一方、タイミング信号発生回路 108 では、前記テレビジョン信号中の同期信号をもとに、水平、

垂直の画像位置を示すタイミング信号を出力するもので、例えば、前記各々のホールド回路 111, 112, 113 には、サンプル・ホールドや液晶表示体 114 への転送等を行うためのタイミングパルス 109 を供給し、垂直走査制御回路 116 には、入力する画像の垂直位置等を示すタイミングパルス 110 を供給する。

以上の動作によって、再生画像は、画素単位で表示点を水平、垂直、逆行の 3 方向に選択することができるようになり、例えば第 2 図に示すような入力画は 201 が与えられた場合、逆行情報を応じて前記画像 201 は、図のように前記液晶表示体 114 の各層に並り分けられて表示されるので、観視者は立体感のある画像を見ることができます。

次に、本発明の立体テレビジョン装置における 4 層構造の液晶表示体 114 の具体例を第 3 図、第 4 図、第 5 図を用いて詳細に説明する。なお、以下説明の簡単化のために $l = 3$ とした例について説明を行なう。

第 3 図は第 1 図における液晶表示体 114 の一具

309 に信号電圧が加わった場合には、対向電極 311 との間に境界が生じ、その信号電圧に応じて着色光の透過量が制限され、原色、中間色の階調表示が偏光板 312 の位置で行なわれる。この時、その他の層の液晶表示パネルでは、前述のように常に着色光を完全に透過する電圧が印加されるので、偏光板 312 の位置で表示されるカラー画像を、観視者はとらえることができる。また、他の層に信号電圧が印加された場合も同様である。

また、本具体例における液晶表示体 114 の各層の画素電極の配列は、例えば第 4 図のようなものが通用でき、列入力端子 402 には、各層に対応する前記ホールド回路の出力が、一行入力端子 403 には、前記垂直走査制御回路 116 の出力がそれぞれ接続される。

なお、例えば、ホールド回路において、R, G, B の 3 原色信号の各々をサンプリングするためのクロックの位相を、水平走査周期で切り換えることによって、直並列変換した R, G, B の 3 原色信号の配列位置を切り換えて、列入力端子 402 へ

例を示す断面図、第 4 図は第 3 図における各層の画素電極の配列を示す配線図、第 5 図は第 4 図における画素電極の一具体例を示す回路図、である。

これら図において、301 は色フィルタ、302, 307, 312, 317 は偏光板、303, 308, 313 はガラス基板、304, 309, 314 は各々ガラス基板 303, 308, 313 上にマトリクス配列された画素電極、305, 310, 315 は液晶、306, 311, 316 は透明な対向電極、401 は一画素分の画素電極、402 はドレインバスへの列入力端子、403 はゲートバスへの行入力端子である。

第 3 図における液晶は、無界時には入射光の偏光面が 90° 回転する旋光性を持ち、境界を加えると境界方向に分子が配列を変え旋光性が失われる特性をもつ。したがって、例えば偏光板 302 と偏光板 307, 312, 317, との偏光軸を直交させておき、色フィルタ 301 の下方から白色光を与えると、画素に境界がかかる時では遮光され、境界がかかると着色光が透過してくることになり、例えば、ガラス基板 308 上に配列される画素電極

供給することができる（例えば、 l ライン目で R, G, B, R …、 $l+1$ ライン目で B, R, G, B …）ので、色フィルタ 301 の配列は任意に選択できる。

また、各画素電極 401 は、スイッチ要素と信号蓄積要素が集成されたものであり、第 5 図はスイッチ要素として PET を用いた場合の一具体例である。垂直走査制御回路 116 の出力 117 は、行入力端子 403 を逐次走査して、1 つのゲートバス上のすべての PET を一時導通状態とし、ホールド回路からドレインバスを介して各信号蓄積キャッシュ C に信号を供給する。供給された信号電圧は、次のフレームの走査時まで保持され、液晶に印加することができる。

以上の動作から前記液晶表示体 114 は、画像の表示に、水平、垂直、逆行の 3 方向の自由度をもたせることができる。

次に、第 1 図における液晶表示体 114 の他の具体例を第 6 図及び第 7 図を用いて詳細に説明する。

第 6 図は第 1 図における液晶表示体 114 の他の

具体例を示す断面図、第7図は第6図における各層の画素電極の配位を示す配線図、である。第6図において、601は色フィルタ、602、607,612,617は偏光板、603,608,613はガラス基板、604,609,614は各々ガラス基板603,608,613上にマトリクス配位された画素電極、605,610,615は液晶、606,611,616は透明な対向電極である。

本具体例は、画素電極をRGB一組とし、各層毎にその配位位置をずらせたものであるが、その動作原理は先に述べた具体例と同様である。

本具体例では、常に電界の加わらない部分があるので、偏光板602,607,612,617の偏光軸をそろえておき、光源から入射する白色光を遮へいしないようにし、また、信号電圧を加えない画素については、他に電界を加えないように制御することで、画素の表示に水平、垂直、逆行の3方向の自由度をもたせることができる。

またこの時の各層の画素電極の配位は第7図のように構成できる。例えば、画素電極614の配位

本具体例は、先の第6図に示した具体例における逆行方向の画素電極配位を画素単位で行なつたものであり、先の第6図に示した具体例と同様に偏光板の偏光軸、画素電極を制御することで、画素の表示に水平、垂直、逆行の3方向の自由度を得ることができる。

また、この場合の各層の画素電極の配位は、第9図のように構成することで実現できる。すなわち、第9図において、例えば画素電極714の配位を第9図(a)とすると、画素電極709は第9図(b)、画素電極704は第9図(c)とすればよい。なお、この場合の各層の行入力端子403、列入力端子402への信号の接続は、先の具体例と同様である。

本具体例によると、先の第6図に示した具体例と同様に観覧者の視界を広げることができ、さらに逆行方向に画素単位で画素電極を階段状に配位するので、色フィルタ701を大きくでき、その製造プロセスを容易にできる。

以上、第1図における液晶表示体114の具体例についてそれぞれ説明した。

を第7図(b)とすると、画素電極609は第7図(b)、画素電極604は第7図(c)とすればよい。なお、この時の各層の行入力端子403、列入力端子402への信号の接続は、前述の具体例と同様である。

本具体例では、画素を逆行方向に階段状に配置することにより、前述の具体例に比べ観覧者の視界を広げることができ、観覧位置の自由度を大きくできる。

次に、第1図における液晶表示体114のさらに別の具体例を第8図及び第9図を用いて詳細に説明する。

第8図は第1図における液晶表示体114の別の具体例を示す断面図、第9図は第8図における各層の画素電極の配置を示す配線図、である。第8図において、701は色フィルタ、702,707,712,717は偏光板、703,708,713はガラス基板、704,709,714は各々ガラス基板703,708,713上にマトリクス配位された画素電極、705,710,715は液晶、706,711,716は透明な対向電極である。

尚、本実施例では、例えば、液晶表示体114の各層のガラス基板の厚みを増したり、液晶表示体114の各層のガラス基板と偏光板との間にスペーサを設けたりして、各層の液晶表示パネル間の距離を広くとることによって、さらに立体感を増すことも可能である。これは、前述の全ての具体例において適用可能である。

また、この横層構造の液晶表示体114をモジュール化し、このモジュールを数多く組合せて大画面を構成することも可能である。この場合、第10図に示すように表示面を湾曲させることによって観覧者の視界を広げることができる。また、このようなモジュール化における液晶表示体114の構成手段は、前述した各具体例のいずれに適用してもよい。さらに、モジュール化による大画面表示を行なうような場合であれば、個々のモジュールが構成する画素数を少なくできるので、製造プロセスが容易になる利点もある。

以上説明した様に、本実施例によれば、1つのテレビジョン信号を水平、垂直、逆行の3方向に

分けて表示し、立体画像を再生することができる
ので、立体画像がちらついたりすることはない。

また、特定の層のみで画像を表示することもで
きるので、通常の放送を受信、再生することも可
能である。

最後に、本発明による立体テレビジョン装置に
供給する立体テレビジョン信号の生成および伝送
手段の一具体例について、第11図を用いて説明し
ておく。

第11図において、1101は被写体、1102, 1103
はカメラ、1104は信号処理回路、1105は実行情
報算出回路、1106は符号化回路、1109は多重回
路、1110は送信回路、である。

第11図に示す回路では、2台分のカメラ1102、
1103で被写体1101を撮影し、これらの出力信号が
実行情報算出回路1105へ導びかれ、前記出力信号
相互間の相間から実行情報が算出される。これは、
一般に図形認識装置等で実用化されている技術手
段である。算出結果は、符号化回路1106にてビット
圧縮等の手法により情報量の圧縮、変調が行な
われ、一方のカメラ、例えばカメラ1102の出力に
対してNTSC方式などでの現行の放送方式に応じた信号形式にエンコードする信号処理回路1104
から得られるテレビジョン信号に、多重回路1109
で多重され、送信回路1110で放送波に変調される。

前記多重回路1109で前記実行情報信号を例え
ば前記テレビジョン信号の帰線期間、または、テ
レビジョン信号に割り当てられた帯域の外などに多
重すれば、現行放送方式との両立化ができる、現行
の受像機では現行通りの画像を、本発明の立体テ
レビジョン装置では立体画像を互いに妨害を与
えることなく見ることができる。

帰線期間に多重する場合には、例えば前記実行
情報信号を $\times t$ (t は整数)にブロック分割し、実行情報をブロック単位の代表値とし、D
PCM (Differential Pulse Code Modulation)、
PSK (Phase Shift Keying)変調といった手
法を導入することによって多重できる。また、帯域
外に多重する場合には、全画素分の実行情報を同
様ICDPCM, PSKといった手法の導入により

伝送することも可能である。

なお、本発明の立体テレビジョン装置の特徴は、
画像表示に水平、垂直、実行の3方向に自由度を
もたせて立体画像を再生することにあり、現行方
式のテレビジョン信号でなくとも適用可能である。
また、実行情報を他のチャンネルで伝送するよ
うな場合にでも適用可能なことは自明であろう。

〔発明の効果〕

本発明によれば、一つのテレビジョン信号を水
平、垂直、実行の3方向に分けて表示し、立体画
像を得ることができることから、立体画像がちら
ついたりすることはない。また、実行方向の表示
を行なわなくとも画像を表示できるので、通常の
テレビジョン信号を再生することもでき、受像機
の共用化が図れる。

4. 図面の簡単な説明

第1図は本発明の一実施例を示すブロック図、
第2図は本発明においていかにして立体画像が得
られるかを説明するための説明図、第3図は第1
図における液晶表示体の一具体例を示す断面図、
第4図は第3図における各層の画素電極の配
置を示す配線図、第5図は第4図における画素電極
の一具体例を示す回路図、第6図は第1図における
液晶表示体の他の具体例を示す断面図、第7図は
第6図における各層の画素電極の配
置を示す配線図、第8図は第1図における液晶表示体の別の具
体例を示す断面図、第9図は第8図における各層
の画素電極の配
置を示す配線図、第10図は第1図
における液晶表示体の形状の一例を示す模式図、
第11図は本発明の立体テレビジョン装置へ供給す
る立体テレビジョン信号を生成する送信側の一具
体例を示すブロック図である。

103 …ビデオ処理回路 107 …送信回路

105 …実行情報信号復号回路

108 …タイミング信号発生回路

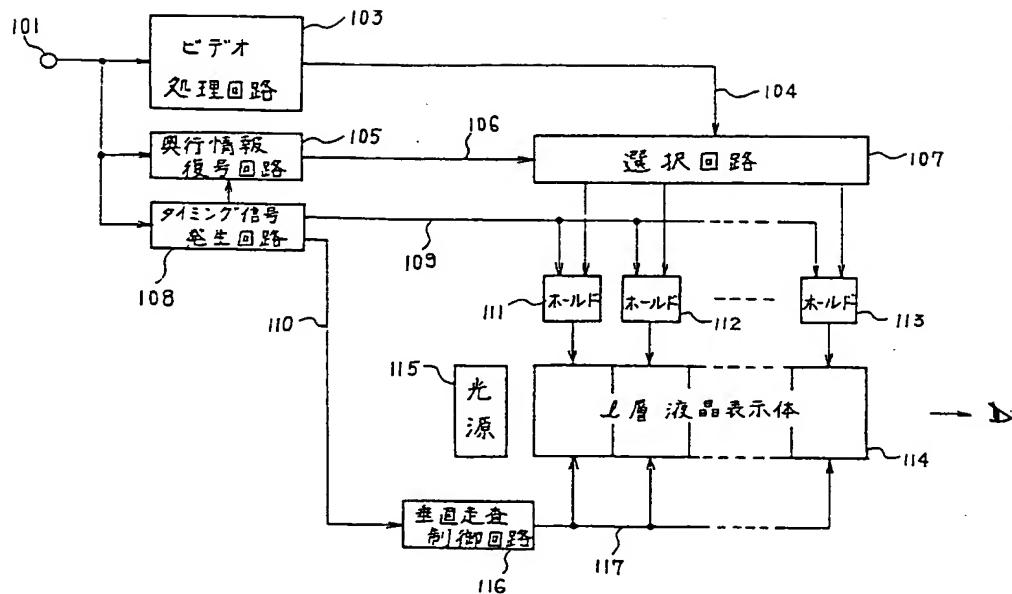
111, 112, 113 …ホールド回路

114 …液晶表示体

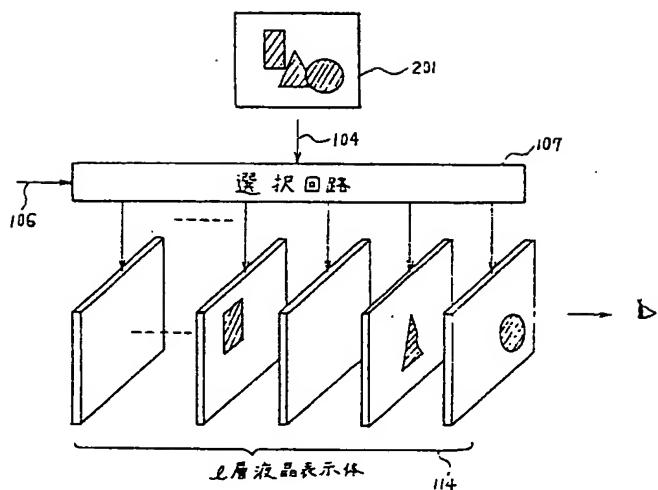
115 …光源

116 …垂直走査制御回路

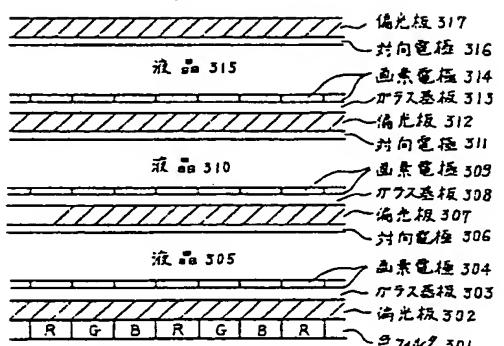
第一回



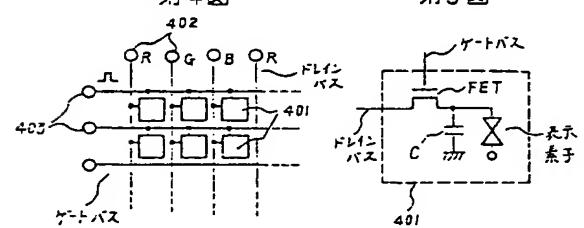
第2圖

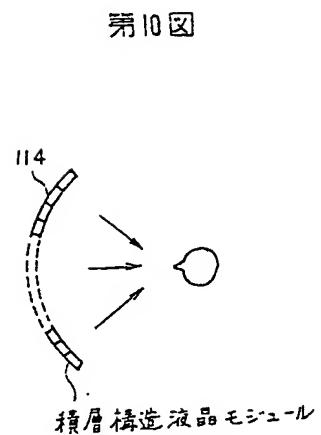
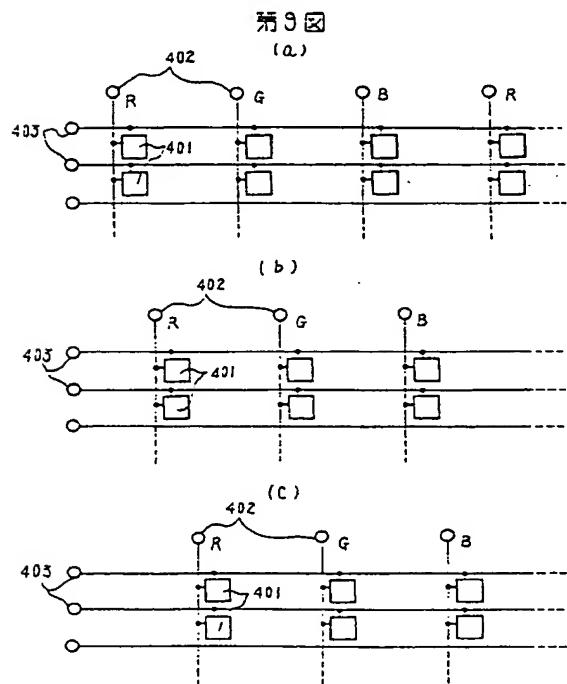
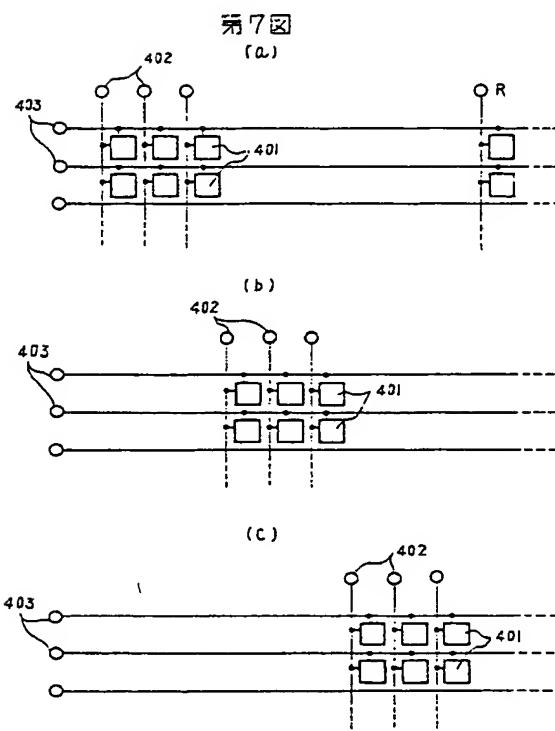
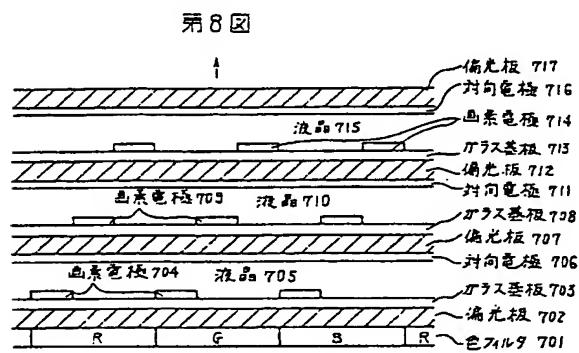
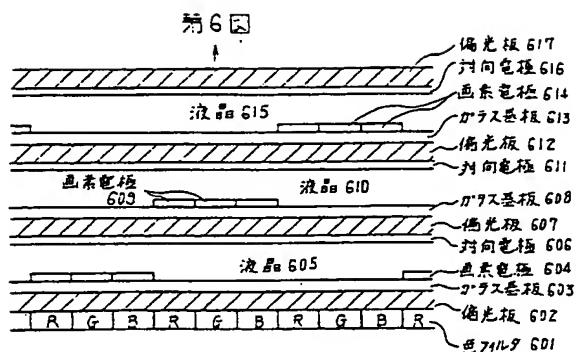


第3回

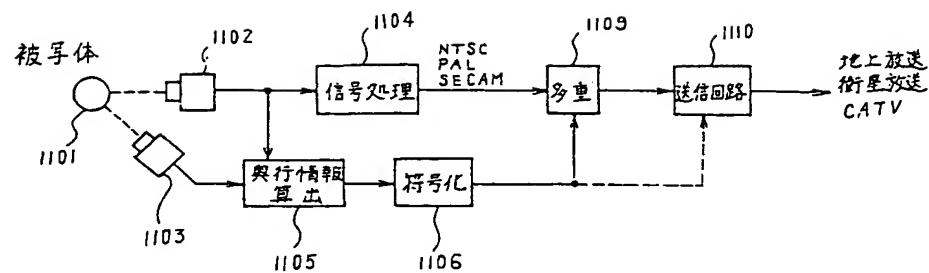


第4回





第11図



第1頁の続き

②発明者 中川 一三夫 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所家電研究所内

②発明者 鈴木 直 神奈川県横浜市戸塚区吉田町292番地 日立ビデオエンジニアリング株式会社内

②発明者 木村 雄一郎 神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所家電研究所内